

	<b>L #</b>	<b>Hit</b>	<b>S arch T xt</b>	<b>DBs</b>
<b>1</b>	<b>L1</b>	<b>3122</b>	<b>(361/760,782,783,784,785,786,790,803).ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>2</b>	<b>L2</b>	<b>2507</b>	<b>(365/51,52,63,185.09).ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>3</b>	<b>L3</b>	<b>605</b>	<b>(710/301,302).ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>4</b>	<b>L4</b>	<b>951</b>	<b>326/30.ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>5</b>	<b>L5</b>	<b>694</b>	<b>(257/664,728).ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>6</b>	<b>L6</b>	<b>7782</b>	<b>1 2 3 4 5</b>	<b>USP AT; US-P GPU B</b>
<b>7</b>	<b>L7</b>	<b>618</b>	<b>6 and @pd&gt;=20021201</b>	<b>USP AT; US-P GPU B</b>

	<b>L #</b>	<b>Hit</b>	<b>S arch T xt</b>	<b>DB</b>
<b>8</b>	<b>L8</b>	<b>143</b>	<b>7 and terminat\$3</b>	<b>USP AT; US-P GPU B</b>
<b>9</b>	<b>L9</b>	<b>104</b>	<b>8 and (impedance\$1 match\$3)</b>	<b>USP AT; US-P GPU B</b>
<b>10</b>	<b>L10</b>	<b>39</b>	<b>8 not 9</b>	<b>USP AT; US-P GPU B</b>
<b>11</b>	<b>L11</b>	<b>475</b>	<b>7 not 8</b>	<b>USP AT; US-P GPU B</b>
<b>12</b>	<b>L12</b>	<b>164</b>	<b>11 and (impedance\$1 match\$3)</b>	<b>USP AT; US-P GPU B</b>
<b>13</b>	<b>L13</b>	<b>26</b>	<b>7 and terminations</b>	<b>USP AT; US-P GPU B</b>
<b>14</b>	<b>L14</b>	<b>161</b>	<b>12 not 13</b>	<b>USP AT; US-P GPU B</b>

	<b>L #</b>	<b>Hit</b>	<b>S arch Text</b>	<b>DBs</b>
<b>15</b>	<b>L15</b>	<b>309</b>	<b>11 not (13 14)</b>	<b>USP AT; US-P GPU B</b>
<b>16</b>	<b>L16</b>	<b>617</b>	<b>361/777.ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>17</b>	<b>L17</b>	<b>1491</b>	<b>174/261.ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>18</b>	<b>L18</b>	<b>141</b>	<b>16 and terminat\$4</b>	<b>USP AT; US-P GPU B</b>
<b>19</b>	<b>L19</b>	<b>61</b>	<b>18 and (impedance\$1 match\$3)</b>	<b>USP AT; US-P GPU B</b>
<b>20</b>	<b>L20</b>	<b>80</b>	<b>18 not 19</b>	<b>USP AT; US-P GPU B</b>
<b>21</b>	<b>L21</b>	<b>286</b>	<b>17 and terminat\$4</b>	<b>USP AT; US-P GPU B</b>

	<b>L #</b>	<b>Hit</b>	<b>S ar h Text</b>	<b>DB</b>
<b>22</b>	<b>L22</b>	<b>104</b>	<b>21 and (impedance\$1 match\$3)</b>	<b>USP AT; US-P GPU B</b>
<b>23</b>	<b>L23</b>	<b>81</b>	<b>22 not (8 13 14 15 18)</b>	<b>USP AT; US-P GPU B</b>
<b>24</b>	<b>L24</b>	<b>182</b>	<b>21 not 22</b>	<b>USP AT; US-P GPU B</b>
<b>25</b>	<b>L25</b>	<b>334</b>	<b>7 and (edge long)</b>	<b>USP AT; US-P GPU B</b>
<b>26</b>	<b>L26</b>	<b>0</b>	<b>25 not (8 13 14 15 18 23 24)</b>	<b>USP AT; US-P GPU B</b>
<b>27</b>	<b>L27</b>	<b>4</b>	<b>("6545875" "6388886" "3644661" "6539449").pn.</b>	<b>USP AT; US-P GPU B</b>
<b>28</b>	<b>L28</b>	<b>2</b>	<b>27 and finger\$1</b>	<b>USP AT; US-P GPU B</b>

	<b>L #</b>	<b>Hit</b>	<b>S arch Text</b>	<b>DB</b>
<b>29</b>	<b>L29</b>	<b>2</b>	<b>28 and terminat\$4</b>	<b>USP AT; US-P GPU B</b>
<b>30</b>	<b>L30</b>	<b>2</b>	<b>29 and (impedance\$1 match\$3)</b>	<b>USP AT; US-P GPU B</b>
<b>31</b>	<b>L31</b>	<b>4</b>	<b>27 and edge</b>	<b>USP AT; US-P GPU B</b>
<b>32</b>	<b>L32</b>	<b>2</b>	<b>27 not 28</b>	<b>USP AT; US-P GPU B</b>
<b>33</b>	<b>L33</b>	<b>2</b>	<b>32 and edge</b>	<b>USP AT; US-P GPU B</b>
<b>34</b>	<b>L34</b>	<b>2</b>	<b>33 and terminat\$4</b>	<b>USP AT; US-P GPU B</b>
<b>35</b>	<b>L35</b>	<b>1</b>	<b>34 and (impedance\$1 match\$3)</b>	<b>USP AT; US-P GPU B</b>

	<b>L #</b>	<b>Hit</b>	<b>S arch T xt</b>	<b>DB</b>
<b>36</b>	<b>L36</b>	<b>1</b>	<b>34 not 35</b>	<b>USP AT; US-P GPU B</b>